

A N U N Ţ
privind organizarea concursului pentru ocuparea unui post vacant

a) INFORMATII PRIVIND POSTUL

1	DENUMIREA POSTULUI VACANT	Asistent de cercetare pentru proiectul PN-II-ID-JRP-RO-FR-2012-0109 DIAMOND
2	LOCUL DE MUNCĂ	Departamentul Calculatoare
3	NUMARUL POSTURILOR VACANTE	2
4	NIVELUL POSTULUI	Execuție
5	PRINCIPALELE CERINTE ALE POSTULUI	- experienta de proiectare acceleratoare hardware pe platforme FPGA;

b) INTOCMIREA DOSARULUI DE CONCURS

1	DOCUMENTELE DOSARULUI DE CONCURS	- cerere de înscriere la concurs; - copie act de identitate; - copie certificat de naștere; - copie certificat de căsătorie; - copiile documentelor care să ateste nivelul studiilor+original; - copia carnetului de muncă, conform cu originalul + copie după adeverință care să ateste vechimea în muncă și în meserie începând cu 01.01.2011; - dosar medical întocmit de cabinetul de medicina muncii al UPT; - curriculum vitae ; - cazier judiciar.
2	TERMENUL DE DEPUNERE	22.01.2015 – 28.01.2015
3	LOCUL DEPUNERII DOSARULUI	Biroul Personal, cam.326
4	PERSOANA DE CONTACT	Jelchici Miriana Mirela–Birou Personal tel.0256403032

c) CONDITII PENTRU OCUPAREA POSTULUI

1	CONDITII GENERALE	- Diploma de bacalaureat sau inginer - Student la ciclu licenta sau masterand la specializarile calculatoare sau electronica - Cunoasterea limbii engleze – nivel avansat
---	-------------------	--

2	CONDITII SPECIFICE	<ul style="list-style-type: none"> - Cunoștințe medii de C++, C sau Matlab - Cunoștințe avansate de Verilog (preferabil) sau VHDL - Cunoașterea metodologiei RTL - Experiența în proiectarea decodoare LDPC și Turbo - Experiența în proiectarea de hardware pe dispozitive FPGA (preferabil Xilinx) - Experiența în medii de simulare pentru circuite digitale (Modelsim, QuestaSim, NCSim, VCS)
---	--------------------	---

d) PROBELE DE CONCURS

1	PROBA SCRISA	04.02.2015, ora 9.00 la Departamentul Calculatoare
2	TERMEN AFISARE REZULTAT PROBA SCRISA	o zi lucrătoare de la finalizarea probei scrise
3	INTERVIUL	09.02.2015, ora 9.00 la Departamentul Calculatoare
4	TERMEN AFISARE REZULTAT INTERVIU	o zi lucrătoare de la finalizarea interviului

e) CONTESTATII

1	TERMEN DEPUNERE/AFIȘARE REZULTAT CONTESTATII	Maxim o zi lucrătoare de la afișarea rezultatelor selecției dosarelor/probei scrise/probei practice/interviului
2	TERMEN AFISARE REZULTATE FINALE	Maxim o zi lucrătoare de la afișarea rezultatelor contestațiilor

f) BIBLIOGRAFIA

<ol style="list-style-type: none"> 1. Daniel D. Gajski, Principles of Digital Design, Prentice Hall, 1997. 2. Jah M. Rabaey , Digital integrated circuits , a design perspective , Prentice Hall, 1996. 3. Sivarama P. Dandamudi, Fundamentals of Computer Organization and Design, Springer, 2003 . 4. J. F.Wakerly, Digital Design Principles and Practices, (Prentice-Hall: Englewood Cliffs, NJ, 1990) 5. A. Amăricăi, O. Boncalo, Proiectarea circuitelor digitale în limbajul Verilog HDL: Analiza și sinteza, Ed. Politehnica, 2011. 	
--	--