

A N U N Ţ

privind organizarea concursului pentru ocuparea unor posturi vacante, pe durată determinată

a) INFORMAŢII PRIVIND POSTUL

1.	DENUMIREA POSTULUI VACANT	Asistent de cercetare pentru proiectul CHIST-ERA DIVIDEND
2.	NUMARUL POSTURILOR VACANTE	2
3.	NIVELUL POSTULUI	Execuție
4.	PRINCIPALELE CERINTE ALE POSTULUI	- experienta de proiectare acceleratoare hardware pe platforme FPGA; - experienta C/C++ - cunostinte drivere/PCI express/estimare de consum de putere constituie un plus

b) ÎNTOCMIREA DOSARULUI DE CONCURS

1.	DOCUMENTELE DOSARULUI DE CONCURS	- cerere de înscriere la concurs; - copie act de identitate; - copie certificat de naștere; - copie certificat de căsătorie; - copiile documentelor care să ateste nivelul studiilor; - copia carnetului de muncă, conform cu originalul sau o adeverință care să ateste vechimea în muncă și în meserie; - dosar medical întocmit de cabinetul de medicina muncii al UPT; - curriculum vitae; - cazier judiciar.
2.	TERMENUL DE DEPUNERE	22-28.04.2015
3.	LOCUL DEPUNERII DOSARULUI	Biroul Personal, cam.326
4.	PERSOANA DE CONTACT	Jelchici Miriana Mirela–Birou Personal tel.0256403032

c) CONDIȚII PENTRU OCUPAREA POSTLUI

1.	CONDIȚII GENERALE	<ul style="list-style-type: none">- Diploma de bacalaureat sau inginer- Student la ciclu licența sau masterand la specializarile calculatoare sau electronica- Cunoașterea limbii engleze – nivel avansat
2.	CONDIȚII SPECIFICE	<ul style="list-style-type: none">- Cunoștințe medii de C++, C sau Matlab- Cunoștințe avansate de Verilog (preferabil) sau VHDL- Cunoașterea metodologiei RTL- Experiența în proiectarea de hardware pe dispozitive FPGA (preferabil Xilinx)- Experiența în medii de simulare pentru circuite digitale (Modelsim, QuestaSim, NCSim, VCS)

d) PROBELE DE CONCURS

1.	PROBA SCRISĂ	05.05.2015, ora 10 Universitatea Politehnica din Timisoara Str. V. Parvan Nr. 2 Sala B424
2.	INTERVIUL	05.05.2015, ora 10 Universitatea Politehnica din Timisoara Str. V. Parvan Nr. 2 Sala B424

e) BIBLIOGRAFIA

1. Daniel D. Gajski, Principles of Digital Design, Prentice Hall, 1997.
2. Jah M. Rabaey, Digital integrated circuits, a design perspective, Prentice Hall, 1996.
3. Sivarama P. Dandamudi, Fundamentals of Computer Organization and Design, Springer, 2003.
4. J. F. Wakerly, Digital Design Principles and Practices, (Prentice-Hall: Englewood Cliffs, NJ, 1990)
5. A. Amăricăi, O. Boncalo, Proiectarea circuitelor digitale în limbajul Verilog HDL: Analiza și sinteza, Ed. Politehnica, 2011.