

**A N U N Ţ**  
 privind organizarea concursului pentru ocuparea unui post vacant

**a) INFORMATII PRIVIND POSTUL**

1	DENUMIREA POSTULUI VACANT	INGINER gr.IA (S)
2	LOCUL DE MUNCĂ	Departamentul Electronică Aplicată
3	NUMARUL POSTURILOR VACANTE	1
4	NIVELUL POSTULUI	Execuție
5	PRINCIPALELE CERINTE ALE POSTULUI	-desfășoară activități de cercetare în cadrul Centrului de Cercetări în Sisteme Electronice; -participă în granturile de cercetare obținute în departament; -participă în proiectele de cercetare cu terți ale departamentului; -desfășoară activități de cercetare alături de cadrele didactice și doctoranzii departamentului.

**b) INTOCMIREA DOSARULUI DE CONCURS**

1	DOCUMENTELE DOSARULUI DE CONCURS	- cerere de înscriere la concurs; - copie act de identitate; - copie certificat de naștere; - copie certificat de căsătorie; - copiile documentelor care să ateste nivelul studiilor+original; - copia carnetului de muncă, conform cu originalul + copie după adeverință care să ateste vechimea în muncă și în meserie începând cu 01.01.2011; - dosar medical întocmit de cabinetul de medicina muncii al UPT; - curriculum vitae; - cazier judiciar.
2	TERMENUL DE DEPUNERE	17.11.2015 – 02.12.2015
3	LOCUL DEPUNERII DOSARULUI	Biroul Personal, cam.326
4	PERSOANA DE CONTACT	Jelchici Miriana Mirela – tel. 0256403032

**c) CONDITII PENTRU OCUPAREA POSTULUI**

1	CONDITII GENERALE	-studii superioare tehnice în domeniul ingineriei electronice și telecomunicațiilor; -cunoașterea limbii engleze.
2	CONDITII SPECIFICE	-experiență în domeniul ingineriei electronice și telecomunicațiilor de minim 7 ani; -cunoașterea aprofundată a programelor de simulare a circuitelor analogice de tip Spice și a pachetului Microsoft Office.

**d) PROBELE DE CONCURS**

1	PROBA SCRISĂ	11.12.2015, ora 9.00, la Rectorat
2	TERMEN AFISARE REZULTAT PROBA SCRISĂ	o zi lucrătoare de la finalizarea probei scrise
3	INTERVIUL	16.12.2015, ora 9.00, la Rectorat
4	TERMEN AFISARE REZULTAT INTERVIU	o zi lucrătoare de la finalizarea interviului

**e) CONTESTATII**

1	TERMEN DEPUNERE/AFIȘARE REZULTAT CONTESTATII	Maxim o zi lucrătoare de la afișarea rezultatelor selecției dosarelor/probei scrise/probei practice/interviului
2	TERMEN AFISARE REZULTATE FINALE	Maxim o zi lucrătoare de la afișarea rezultatelor contestațiilor

**f) BIBLIOGRAFIA**

1. Thomas L. Floyd, Electronic Devices, Electron Flow – Fifth Edition, USA, Pearson/Prentice Hall, Upper Saddle River, NJ, 2005.
2. R. Boylestad, L. Nashelsky, Electronic Devices and Circuit Theory, 7th Edition, Prentice Hall, 1998.
3. Jimmie J. Cathey, Theory and Problems of Electronic Devices and Circuits, Second Edition, McGraw-Hill, New York, 2002.
4. Robert Erickson, Dragan Maksimovic – Fundamentals of Power Electronics, Second Edition, Kluwer Academic Publishers, 2004.