

A N U N Ţ
privind organizarea concursului pentru ocuparea unui post temporar vacant

a) INFORMAŢII PRIVIND POSTUL

1.	DENUMIREA POSTULUI VACANT	Asistent de cercetare pentru proiectul DIVIDEND - Contract 5 CHIST-ERA/05.01.2015
2.	NUMARUL POSTURILOR VACANTE	1
3.	NIVELUL POSTULUI	Execuție
4.	PRINCIPALELE CERINTE ALE POSTULUI	- proiectare acceleratoare hardware pe platforme FPGA;

b) ÎNTOCMIREA DOSARULUI DE CONCURS

1.	DOCUMENTELE DOSARULUI DE CONCURS	- cerere de înscriere la concurs; - copie act de identitate; - copie certificat de naștere; - copie certificat de căsătorie; - copiile documentelor care să ateste nivelul studiilor; - copia carnetului de muncă, conform cu originalul sau o adeverință care să ateste vechimea în muncă și în meserie; - dosar medical întocmit de cabinetul de medicina muncii al UPT; - curriculum vitae; - cazier judiciar.
2.	TERMENUL DE DEPUNERE	28.09.2016.-04.10.2016
3.	LOCUL DEPUNERII DOSARULUI	Biroul Personal, cam.326
4.	PERSOANA DE CONTACT	Manole Alexandra—Birou Personal tel.0256403032

c) CONDIȚII PENTRU OCUPAREA POSTULUI

1.	CONDIȚII GENERALE	- Diploma de bacalaureat sau inginer, student la ciclu licența sau masterand la specializarile calculatoare sau electronică - Cunoasterea limbii engleze – nivel avansat
2.	CONDIȚII SPECIFICE	- Cunoștințe medii de C++, C sau Matlab - Cunoștințe avansate de Verilog (preferabil) sau VHDL - Cunoasterea metodologiei RTL - Experiența în proiectarea acceleratoare data Mining - Experiența în proiectarea de hardware pe dispozitive FPGA (preferabil Xilinx) - Experiența în medii de simulare pentru circuite digitale (Modelsim, QuestaSim, NCSim, VCS)

d) PROBELE DE CONCURS

1.	PROBA SCRISĂ	11.10.16 ora 9 Universitatea Politehnica din Timisoara Str. V. Parvan Nr. 2 Sala B424
2.	INTERVIUL	14.10.16 ora 9 Universitatea Politehnica din Timisoara Str. V. Parvan Nr. 2 Sala B424

e) CONTESTAȚII

1	TERMEN DEPUNERE/AFIȘARE REZULTAT CONTESTAȚII	Maxim o zi lucrătoare de la afișarea rezultatelor selecției dosarelor/probei scrise/probei practice/interviului
2	TERMEN AFISARE REZULTATE FINALE	Maxim o zi lucrătoare de la afișarea rezultatelor contestațiilor

f) BIBLIOGRAFIA

1. Daniel D. Gajski, Principles of Digital Design, Prentice Hall, 1997.
2. Jah M. Rabaey , Digital integrated circuits , a design perspective , Prentice Hall, 1996.
3. Sivarama P. Dandamudi, Fundamentals of Computer Organization and Design, Springer, 2003 .
4. J. F.Wakerly, Digital Design Principles and Practices, (Prentice-Hall: Englewood Cliffs, NJ, 1990)
5. A. Amăricăi, O. Boncalo, Proiectarea circuitelor digitale in limbajul Verilog HDL: Analiza si sinteza, Ed. Politehnica, 2011.