

**LISTA PUBLICAȚIILOR REZULTATE ÎN URMA CERCETĂRII DOCTORALE,  
PUBLICATE SAU ACCEPTATE SPRE PUBLICARE, SUB AFILIERE UPT**

**Ing. Sergiu NIMARĂ**

**1. Lucrări științifice publicate în reviste indexate Web of Science-WoS (ISI)**

1. Sergiu Nimara, Alexandru Amaricai, Oana Boncalo, Mircea Popa, "Multi-level simulated fault injection for data-dependent reliability analysis for RTL circuit descriptions," *Advances in Electrical and Computer Engineering (AECE) Journal*, vol. 16, issue 1, pp. 93-98, 2016, DOI: 10.4316/AECE.2016.01013.

**2. Lucrări științifice publicate în volumele unor manifestări științifice (Proceedings) indexate Web of Science-WoS (ISI) Proceedings**

1. Sergiu Nimara, Alexandru Amaricai and Mircea Popa, "Analysis of transient error propagation in sub-powered CMOS circuits," *Microelectronics Proceedings - MIEL 2014, 2014 29th International Conference on*, Belgrade, 2014, pp. 375-378, doi: 10.1109/MIEL.2014.6842168

2. Sergiu Nimara, Alexandru Amaricai, Oana Boncalo and Mircea Popa, "Probabilistic saboteur-based simulated fault injection techniques for low supply voltage interconnects," *Ph.D. Research in Microelectronics and Electronics (PRIME), 2014 10th Conference on*, Grenoble, 2014, pp.1-4. doi: 10.1109/PRIME.2014.6872654.

3. A. Amaricai, S. Nimara, O. Boncalo, J. Chen and E. Popovici, "Probabilistic Gate Level Fault Modeling for Near and Sub-Threshold CMOS Circuits," *Digital System Design (DSD), 2014 17th Euromicro Conference on*, Verona, 2014, pp. 473-479, doi: 10.1109/DSD.2014.92

4. L. Dobrescu and S. Nimara, "Predictive models for short channel MOS CASCODE current references simulation," *2014 International Semiconductor Conference (CAS)*, Sinaia, 2014, pp. 291-294, doi: 10.1109/SMICND.2014.6966464

5. Sergiu Nimara, Alexandru Amaricai and Mircea Popa, "Sub-threshold CMOS circuits reliability assessment using simulated fault injection based on simulator commands," *Applied Computational Intelligence and Informatics (SACI), 2015 IEEE 10th Jubilee International Symposium on*, Timisoara, 2015, pp. 101-104, doi: 10.1109/SACI.2015.7208179

6. Alexandru Amaricai *et al.*, "Multi-level probabilistic timing error reliability analysis using a circuit dependent fault map generation," *Design of Circuits and Integrated Systems (DCIS), 2015 Conference on*, Estoril, 2015, pp. 1-6. doi: 10.1109/DCIS.2015.7388580

**3. Lucrări științifice publicate în reviste de specialitate indexate BDI (cu specificarea BDI)**

**4. Lucrări științifice publicate în volumele unor manifestări științifice (Proceedings) indexate BDI (cu specificarea BDI)**

1. S. Nimara, O. Boncalo, A. Amaricai and M. Popa, "FPGA architecture of multi-codeword LDPC decoder with efficient BRAM utilization," *2016 IEEE 19th International Symposium on Design and Diagnostics of Electronic Circuits & Systems (DDECS)*, Kosice, 2016, pp. 1-4, doi: 10.1109/DDECS.2016.7482452.2. (IEEE Xplore)

**5. Lucrări științifice publicate în volumele unor manifestări științifice internaționale (Proceedings) din străinătate.**

**6. Lucrări științifice publicate în volumele unor manifestări științifice.**

**ANEXE atasate**

**A) Extras listat din Web of Science-WoS (ISI) -Thomson Reuters cu lucrările publicate indexate (în reviste sau Proceedings de conferințe).**

Lucrările se vor regăsi în secțiunile 1-2.

**B) Pentru Lucrări nepublicate, trimise la reviste indexate Web of Science-WoS (ISI) și acceptate final:**

**i) Accept final de publicare trimis de editor,**



**ii) Dovada indexării revistei cu valoare factorului de impact recent.**

Lucrările se vor regăsi la secțiunea 1, cu mențiunea la finalul referinței – *(acceptată spre publicare)*.

**C) Pentru Lucrări publicate în proceedings de conferințe care nu apar încă indexate în Web of Science-WoS (ISI), dar cu lucrări indexate la conferința anterioară:**

**i) Extras listat din Web of Science-WoS (ISI) care atestă faptul că lucrările conferinței/ conferințelor anterioare au fost indexate** (câte o pagină/ conferință anterioară),

**ii) Copertă și Cuprins Proceedings sau Program conferință cu evidențierea lucrării în speță.**

Lucrările se vor regăsi la secțiunea 2 cu mențiunea la final referinței – *(în curs de indexare WoS; conferințele anterioare – ex. 2015, 2013, 2011) indexate WoS)*.

**D) Extrase listate din alte BDI cu alte lucrări publicate indexate**, specifice domeniului de doctorat, cu specificarea BDI la finalul referinței (Ex. BDI: Scopus, IEEE Xplore, ScienceDirect, SpringerLink).

Lucrările se vor regăsi în secțiunile 3-4.

Data 04.10.2016

Semnătura drd.

*Alimara*