

INFORMAȚII PERSONALE

Molnar Laszlo



✉ laszlo.molnar@student.upt.ro

Sexul Masculin | Data nașterii 13/04/1990 | Naționalitatea Maghiara

FUNCȚIA, LOCUL DE MUNCĂ,

Student doctorand în cadrul IOSUD – Universitatea Politehnica Timișoara, Școala Doctorală de Studii Inginerești, domeniul de doctorat „Inginerie Electronica si Telecomunicatii”, sub conducerea științifică a prof.univ.dr.ing. „Gontean Aurel”

EXPERIENȚA PROFESIONALĂ

2011-prezent

Hardware Design Engineer

Continental Automotive Romania

- Dezvoltarea platformelor de validare si simulare a circuitelor integrate dedicate folosite in unitatile de control a motoarelor termice
- Dezvoltarea schemelor electronice de aplicatie pentru controlul electro-valvei pompelor de combustibil de inalta presiune
- Dezvoltarea schemelor electronice de aplicatie pentru diverse echipamente/functionaltati de reducere a noxelor
- Dezvoltarea schemelor electronice de aplicatie pentru controlul sarcinilor rezistive in gama 1-9kW utilizate in diverse echipamente de incalzire pentru automobile electrice.

Automotive

EDUCAȚIE ȘI FORMARE

2005-2009

Liceu

Colegiul National "Moise Nicoara", Arad (Romania)

- Matematica-Informatica

2009-2013

Studii de Licenta

Facultatea de Electronica si Telecomunicatii – Universitatea Politehnica Timisoara

- Electronica Aplicata

2013-2015

Studii de Master

Facultatea de Electronica si Telecomunicatii – Universitatea Politehnica Timisoara

- Tehnici avansate de electronica

2015 - prezent

Studii de Doctorat

Facultatea de Electronica si Telecomunicatii – Universitatea Politehnica Timisoara

- Inginerie Electronica si Telecomunicatii

COMPETENTE PERSONALE

Limba(i) maternă(e)

Maghiara, Romana

Alte limbi străine cunoscute

INTELEGERE		VORBIRE		SCRIERE
Ascultare	Citare	Participare la conversație	Discurs oral	

Engleza

C1

C1

C1

C1

C1

Niveluri: A1/A2: Utilizator elementar - B1/B2: Utilizator independent - C1/C2: Utilizator experimentat
[Cadrul european comun de referință pentru limbi străine](#)

Competențe de comunicare

- bune competențe de comunicare dobândite prin experiența proprie prin participare la conferințe și munca în echipă

Alte competențe

- Prelucrarea metalelor prin strunjire și frezare – auto-educare din manuale dedicate
- Repararea ceasurilor și ceasornicelor – auto-educare din manuale dedicate

Permis de conducere

B

INFORMAȚII SUPPLEMENTARE

Publicații

1. L. Molnar and A. Gontean, "Functional Simulation methods," 2016 12th IEEE International Symposium on Electronics and Telecommunications (ISETC), Timisoara, 2016, pp. 198-202. (WOS:000390717800044)
2. L. Molnar and A. Gontean, "Fault simulation methods," 2016 12th IEEE International Symposium on Electronics and Telecommunications (ISETC), Timisoara, 2016, pp. 194-197. (WOS:000390717800043)
3. L. Molnar and A. Gontean, "ASIC validation architectures: Hardware versus simulation," 2017 21st International Conference on System Theory, Control and Computing (ICSTCC), Sinaia, 2017, pp. 671-676. (WOS:000427419900111)
4. L. Molnar, A. Gontean, A. Kotlar and P. Svasta, "Simulation model for automotive high pressure fuel pump," 2017 IEEE 23rd International Symposium for Design and Technology in Electronic Packaging (SIITME), Constanta, 2017, pp. 231-234. (WOS:000428032300048)
5. L. Molnar, O. Luca and A. Gontean, "Simulation Method to Evaluate Thermal Runaway of MOSFETs," 2018 41st International Spring Seminar on Electronics Technology (ISSE), Zlatibor, 2018, pp. 1-6. (WOS:000449866600011)
6. L. Molnar and A. Gontean, "Hardware Difficulties and Improvements for High Pressure Fuel Pump Solenoid Valve Noise Cancellation," 2018 IEEE 24th International Symposium for Design and Technology in Electronic Packaging (SIITME), Iasi, 2018, pp. 84-89. (WOS:000466960400015)
7. L. Molnar, A. Kotlar and S. Lica, "High Power Switch using IGBT and GaN MOSFET A solution proposal," 2018 IEEE 24th International Symposium for Design and Technology in Electronic Packaging (SIITME), Iasi, 2018, pp. 43-48. (WOS:000466960400008)

Citări

Citări pentru lucrarea:

L. Molnar and A. Gontean, "Fault simulation methods," *2016 12th IEEE International Symposium on Electronics and Telecommunications (ISETC)*, Timisoara, 2016, pp. 194-197. doi: 10.1109/ISETC.2016.7781089

1. Rahul Bhattacharya, S. H. M. Ragamai, Subindu Kumar, *VLSI Design and Test*, vol. 711, pp. 179, 2017.
2. V.I. HAHANOV, I.V. IEMELIANOV, M.M. LIUBARSKYI, S.V. CHUMACHENKO, E.I. LITVINOVA, TAMER BANI AMER, "Qubit Method for Deductive Fault Analysis of Logic Circuits.", *Elektronnoe modelirovanie*, vol. 39, pp. 59, 2017

Patente publicate (Active)

1. Laszlo Molnar, Octavian Luca, Harald Schmauss, Bogdan Dan, „Electronic control device protected against overvoltage”, WO2016166146A1
2. Laszlo Molnar, Octavian Luca, „Integrated circuit and diagnosis circuit arrangement having the diagnosis circuit and a switching element”, DE102014216786B3

Patente depuse
(in proces de analiza)

3. L.Molnar, B.Komlosi, „High Pressure Fuel Pump Solenoid Valve Movement Detection (2019)”, 2019E03508 RO
4. L.Molnar, B.Komlosi, „Time Constant Based Over current and Open Load diagnostic for inductive loads”, 2019E03495 RO
5. L.Molnar, B.Komlosi, “ High Pressure Fuel Pump Solenoid Valve Noise cancelling with two current controlled_current_pulses and soft landing featuring Movement Detection”, 2019E04397 RO