

PERSONAL INFORMATION

Oana Amăricăi-Boncalo



Date of birth

| Nationality Română

EXPERIENȚĂ PROFESIONALĂ

Feb 2021 – Prez

ProfesorUniversitatea Politehnica Timișoara
Departamentul de Calculatoare și Tehnologia Informației

Feb 2017 – Feb. 2021

ConferențiarUniversitatea Politehnica Timișoara
Departamentul de Calculatoare și Tehnologia Informației

Sept 2012 – Feb 2017

Șef de lucrăriUniversitatea Politehnica Timișoara
Departamentul de Calculatoare și Tehnologia Informației

Feb 2009 – Sept 2012

AsistentUniversitatea Politehnica Timișoara
Departamentul de Calculatoare și Tehnologia Informației

EDUCAȚIE ȘI FORMARE

2019

Abilitare - Titlu teză: "Layered LDPC Decoding Architectures: bridging the Gap from Algorithms to Implementations"

Universitatea Politehnica Timișoara

2006-2009

Doctorat - Titlu teză: "Simulation Based Reliability Analysis of Quantum Circuits"

Universitatea Politehnica Timișoara

2001-2006

Diploma de inginer in domeniul CalculatoareUniversitatea Politehnica Timișoara
Facultatea de Automatică și Calculatoare

COMPETENȚE PERSONALE

Mother tongue Română

Other languages

	UNDERSTANDING		SPEAKING		WRITING
	Listening	Reading	Spoken interaction	Spoken production	
Engleză	C1	C2	C1	C1	C2
Franceză	A2	A1	A1	A2	A2

Levels: A1 and A2: Basic user – B1 and B2: Independent user – C1 and C2: Proficient user
Common European Framework of Reference for Languages

ACTIVITATE DE CERCETARE

Proiecte de cercetare

- Investigator principal (director) pentru 3 proiecte de cercetare (2 internaționale și 1 național), și membru în echipa de implementare a 5 proiecte, dintre care evidențiez:
- Coordonator consorțiu pentru proiectul finanțare European Space Agency (ESA) - REDOUBT - Reliable FPGA Datapath Design Using Control Feedback Loops
- Responsabil proiect partea română pentru proiectul bilateral România-Franța ANR-UEFISCDI - DIAMOND - Parteneri francezi: CEA-LETI Grenoble (dr. Valentin Savin) și ETIS Cergy-Pontoise (Prof. David Declercq)

Vizite de lucru

- Iunie-Iulie 2012 - University College Cork, Irlanda
- Ianuarie-Februarie 2016 - University of Cergy-Pontoise, Franța

Activități recenzare

- Membru comited editorial: Sep 2017 – present - Handling editor for Microprocessors and Microsystems - Embedded Hardware Design
- Recenzor jurnale: IEEE Trans. on Circuits and Systems, IEEE Trans. on VLSI, IEEE Access, Integration - the VLSI Journal
- Membru comitet de program: Euromicro Digital System Design (2018-present), IEEE CIT (2008-2011), TrustComm (2012, 2014), IEEE INIS (2016)

Publicații

- 67 peer-reviewed papers, of which 15 ISI rated journals
- Co-inventor for "Stopping criterion for decoding Quasi-Cyclic LDPC codes" USPO US10651872B2, and EPO EP3373488B1
- Lista 5 articole relevante:
 - O Boncalo, G Kolumban-Antal, A Amariçai, V Savin, D Declercq "Layered LDPC Decoders With Efficient Memory Access Scheduling and Mapping and Built-In Support for Pipeline Hazards Mitigation" IEEE Transactions on Circuits and Systems I: Regular Papers 66 (4), 2019 (IF 3.318, Q1)
 - K Le, D Declercq, F Ghaffari, L Kessal, O Boncalo, V Savin "Variable-node-shift based architecture for probabilistic gradient descent bit flipping on QC-LDPC codes" IEEE Transactions on Circuits and Systems I: Regular Papers 65 (7), 2018 (IF 3.318, Q1)
 - TT Nguyen-Ly, V Savin, K Le, D Declercq, F Ghaffari, O Boncalo "Analysis and design of cost-effective, high-throughput LDPC decoders" IEEE Transactions on Very Large Scale Integration (VLSI) Systems 26 (3), 2018 (IF 2.037 Q2)
 - D Declercq, V Savin, O Boncalo, F Ghaffari "An imprecise stopping criterion based on in-between layers partial syndromes" IEEE Communications Letters 22 (1), 2018 (IF 3.419, Q2)
 - O. Boncalo, A. Alexandru, Z. Lendek "Fault Tolerant Digital Data-Path Design via Control Feedback Loops" Electronics, 2020 (IF 2.412, Q2)